

Doporučený průchod studijním plánem

Název průchodu: Branch Computer Engineering - Passage through study

Fakulta: Fakulta elektrotechnická

Katedra:

Průchod studijním plánem: Open Informatics - Computer Engineering

Obor studia, garantovaný katedrou: Úvodní stránka

Garant oboru studia:

Program studia: Open Informatics

Typ studia: Navazující magisterské prezenční

Poznámka k průchodu:

Kódování rolí předmětů a skupin předmětů:

P - povinné předměty programu, PO - povinné předměty oboru, Z - povinné předměty, S - povinně volitelné předměty, PV - povinně volitelné předměty, F - volitelné předměty odborné, V - volitelné předměty, T - tělovýchovné předměty

Kódování způsobů zakončení předmětů (KZ/Z/ZK) a zkratk semestrů (Z/L):

KZ - klasifikovaný zápočet, Z - zápočet, ZK - zkouška, L - letní semestr, Z - zimní semestr

Číslo semestru: 1

Kód	Název předmětu / Název skupiny předmětů (u skupiny předmětů seznam kódů jejích členů) Vyučující, autoři a garanti (gar.)	Zakončení	Kredity	Rozsah	Semestr	Role
BE4M33PAL	Advanced Algorithms Ondřej Drbohlav, Marko Genyk-Berezovskyj, Daniel Průša Daniel Průša Daniel Průša (Gar.)	Z,ZK	6	2P+2C	Z	P
BEEZM	Safety in Electrical Engineering for a master's degree Vladimír Kůla, Ivana Nová, Josef Černohous, Radek Havlíček Radek Havlíček Vladimír Kůla (Gar.)	Z	0	2BP+2BC	Z	P
BE4M35PAG	Parallel algorithms Přemysl Šůcha Přemysl Šůcha Přemysl Šůcha (Gar.)	Z,ZK	6	2P+2S	Z	PO
BE4M34ISC	Systems on Chip Jiří Jakovenko, Vladimír Janíček Jiří Jakovenko Jiří Jakovenko (Gar.)	Z,ZK	6	2P+2L	Z	PO
2018_MOIEVOL	Elective subjects	Min. předm. 0	Min/Max 0/999			V

Číslo semestru: 2

Kód	Název předmětu / Název skupiny předmětů (u skupiny předmětů seznam kódů jejích členů) Vyučující, autoři a garanti (gar.)	Zakončení	Kredity	Rozsah	Semestr	Role
BE4M35KO	Combinatorial Optimization Zdeněk Hanzálek Zdeněk Hanzálek Zdeněk Hanzálek (Gar.)	Z,ZK	6	3P+2C	L	P
BE4M01TAL	Theory of Algorithms Marie Demlová, Natalie Žukovec Marie Demlová Marie Demlová (Gar.)	Z,ZK	6	3P+2S	L	P
BE4M36ESW	Effective Software Michal Sojka, David Šišlák David Šišlák David Šišlák (Gar.)	Z,ZK	6	2P+2C	L	PO
2018_MOIEVOL	Elective subjects	Min. předm. 0	Min/Max 0/999			V

Číslo semestru: 3

Kód	Název předmětu / Název skupiny předmětů (u skupiny předmětů seznam kódů jejích členů) Vyučující, autoři a garanti (gar.)	Zakončení	Kredity	Rozsah	Semestr	Role
BE4MSVP	Software or Research Project Jiří Šebek, Petr Pošík, Jaroslav Sloup, Katarína Žmolíková, Tomáš Drábek Petr Pošík	KZ	6		Z,L	P
BE4M35PAP	Advanced Computer Architectures Pavel Píša, Karel Kočí Pavel Píša Pavel Píša (Gar.)	Z,ZK	6	2P+2C	Z	PO
BE4M38KRP	Computer Communication Interfaces Jiří Novák Jiří Novák Jiří Novák (Gar.)	Z,ZK	6	2P+2L	Z	PO
2018_MOIEVOL	Elective subjects	Min. předm. 0	Min/Max 0/999			V

Kód	Název předmětu / Název skupiny předmětů (u skupiny předmětů seznam kódů jejích členů) Vyučující, autoři a garanti (gar.)	Zakončení	Kredity	Rozsah	Semestr	Role
BDIP25	Diplomová práce - Diploma Thesis	Z	25	22s	L	P
BE4M38AVS	Application of Embedded Systems	Z,ZK	6	2P+2L	L	PO

Seznam skupin předmětů tohoto průchodu s úplným obsahem členů jednotlivých skupin

Kód	Název skupiny předmětů a kódy členů této skupiny předmětů (specifikace viz zde nebo níže seznam předmětů)	Zakončení	Kredity	Rozsah	Semestr	Role
2018_MOIEVOL	Elective subjects	Min. předm. 0	Min/Max 0/999			v

Seznam předmětů tohoto průchodu:

Kód	Název předmětu	Zakončení	Kredity
BDIP25	Diplomová práce - Diploma Thesis Samostatná závěrečná práce inženýrského studia komplexního charakteru. Téma práce si student vybere z nabídky témat souvisejících se studovaným oborem, která vypíše oborová katedra či katedry. Práce bude obhajována před komisí pro státní závěrečné zkoušky.	Z	25
BE4M01TAL	Theory of Algorithms Předmět seznamuje se základními pojmy a postupy teorie složitosti. Důraz je kladen na časovou složitost, ale studenti se seznámí i pamětovou složitostí a amortizovanou složitostí. Studenti se seznámí s Turingovými stroji a to jak s jednou, tak i více páskami. Je uveden pojem redukce úlohy/jazyka a polynomiální redukce jazyka/úlohy. Předmět se věnuje třídám složitosti P, NP, NPC, co-NP, a třídám PSPACE a NPSPACE založeným na paměťové složitosti. Je uvedena Savitchova věta. Dále se předmět věnuje pravděpodobnostním algoritmům a třídám RP a ZPP. Na závěr se studenti seznámí s teorií nerozhodnutelnosti. K pochopení látky se též používají konkrétní algoritmy, jedná se hlavně o algoritmy z teorie grafů a kryptografie.	Z,ZK	6
BE4M33PAL	Advanced Algorithms Basic graph algorithms and graph representation. Combinatorial algorithms. Application of formal languages theory in computer science - pattern matching.	Z,ZK	6
BE4M34ISC	Systems on Chip Role návrháře integrovaných systémů, úroveň abstrakce návrhu - Y diagram. Definování specifikací studie proveditelnosti, kritéria výběru vhodné technologie. Metodiky návrhu analogových, digitálních a smíšených integrovaných systémů. Aplikačně specifické integrované systémy - plně zákaznický návrh, hradlová pole, standardní buňky, programovatelné obvody. Mobilní IO s nízkou spotřebou. Jazyky HDL, logická a fyzická syntéza systému, Front End a Back End návrh, problematika rozmístění, časové analýzy, návrh testů a testovatelnost integrovaných systémů.	Z,ZK	6
BE4M35KO	Combinatorial Optimization The goal is to show the problems and algorithms of combinatorial optimization (often called discrete optimization; there is a strong overlap with the term operations research). Following the courses on linear algebra, graph theory, and basics of optimization, we show optimization techniques based on graphs, integer linear programming, heuristics, approximation algorithms and state space search methods. We focus on application of optimization in stores, ground transportation, flight transportation, logistics, planning of human resources, scheduling in production lines, message routing, scheduling in parallel computers.	Z,ZK	6
BE4M35PAG	Parallel algorithms In the introductory lectures, we will focus on general approaches to design of parallel algorithms and their properties important for understanding the fundamental principles of parallel and distributed algorithms. Subsequently we will talk about fundamental parallel algorithms; typically, constituting cornerstones of algorithms for real-world problems. The laboratory exercise will be aimed at hardware platform commonly used in practice.	Z,ZK	6
BE4M35PAP	Advanced Computer Architectures The subject extends students' knowledge about modern computer architectures. Particular attention is paid to the issue of parallelism, the implementation of parallelism in hardware, the utilization of parallel programming techniques, the architectures of contemporary computers using parallelism at the level of instructions and threads, the advanced stream processing of instructions, the memory and peripheral subsystem and their design. Emphasis is placed on understanding the hardware-software mutual dependencies, understanding the general principles of executing instructions within the superscalar processor and designing software efficiently using available hardware resources.	Z,ZK	6
BE4M36ESW	Effective Software V předmětu Efektivní software se seznámíte s problematikou optimalizace softwaru a algoritmů při omezených zdrojích. Předmět se zaměřuje na efektivní využití moderních hardwarových architektur, tj. vícejádrových a víceprocesorových systémů se sdílenou pamětí. Přednášené techniky se student naučí implementovat v jazycích C a Java. Hlavní témata jsou: optimalizace kódu, efektivní datové struktury a využití cache paměti procesoru, datové struktury ve vícevláknových aplikacích, implementace výkonných síťových serverů.	Z,ZK	6
BE4M38AVS	Application of Embedded Systems This course presents applications of embedded systems and their specifics. It is expected that the students have had a programming course, and thus the course is more oriented on explaining and describing the blocks and functions of embedded systems and their use in signal processing, rather than writing code. After completing this course, students should have an overview of usability and power of available processors, and their peripherals, on the basis of which, they should be able to independently design embedded systems for a wide spectrum of applications.	Z,ZK	6
BE4M38KRP	Computer Communication Interfaces Students are acquainted with functional principles of computers and embedded systems communication interfaces and with a design of typical peripherals. Technologies like USB, PCI, and PCI Express, wired and wireless computer and sensor networks as well as industrial distributed systems like CAN and LIN are introduced. Project oriented laboratories will allow students to become familiar with implementation of communication hardware and software into the real devices, including their support in operating systems.	Z,ZK	6

BE4MSVP	Software or Research Project	KZ	6
Samostatná práce na problému-projektu pod vedením školitele. V rámci tohoto předmětu je možné (obvyklé) řešit dílčí problém diplomové práce. Proto doporučujeme zvolit si téma diplomové práce již počátkem 3. semestru a jeho včasný výběr nepodcenit. Absolvování předmětu softwarový a výzkumný projekt musí mít jasně definovaný výstup, například technickou zprávu či programový produkt, který je ohodnocen klasifikovaným zápočtem. Důležité upozornění: - Standardně není možné absolvovat více než jeden předmět tohoto typu. - Výjimku může udělit garant hlavního (major) oboru. Možný důvod pro udělení výjimky je, že práce-projekt má jiné téma a je vedena jiným vedoucím. Typickým příkladem může být práce na projektu v zahraničí. Poznámka: Student si předmět SVP zapisuje na katedře vedoucího práce. Pokud ta předmět nevypíše, pak na katedře 13139 (varianta A4M39SVP) Kontaktní email v případě dalších dotazů: oi@fel.cvut.cz Bližší pokyny k zadání a vypracování projektu naleznete na stránkách katedry počítačové grafiky a interakce http://dcgi.felk.cvut.cz/cs/study/predmetprojekt. Projekt je v rámci předmětu obhajován. Výsledek studentské ankety předmětu je zde: http://www.fel.cvut.cz/anketa/aktualni/courses/A4M39SVP			
BEEZM	Safety in Electrical Engineering for a master's degree	Z	0
Školení seznamuje studenty všech programů magisterského studia s elektrickými riziky oboru. Studenti získají potřebnou elektrotechnickou kvalifikaci pro činnost na ČVUT FEL v souladu s platnými předpisy. Školení se provádí podle předlohy BEZB. Obsahuje Opakované Základní školení BOZP.			

Aktualizace výše uvedených informací naleznete na adrese <http://bilakniha.cvut.cz/cs/f3.html>

Generováno: dne 06.06.2025 v 21:06 hod.